

CONVOCATORIA DE OCTUBRE 2025

DEFENSA DE TFG DEL GRADO EN ELECTRÓNICA INDUSTRIAL Y AUTOMÁTICA

TRIBUNAL EVALUADOR

Presidente: Alexander Cuadrado Conde

Secretario: Yann Bouvier Rescalvo

Vocal: Julio Salvador Lora Millán

Suplente: Juan Carballeira López

Fecha: 15 de octubre de 2025

Lugar: Aula **002 Aulario III** (Campus Móstoles) de manera presencial.

Instrucciones defensa: Los alumnos dispondrán de un tiempo máximo de 15 minutos para la presentación del trabajo (en formato power point o similar), al que seguirá un turno de preguntas y debate.

Los alumnos deberán enviar sus presentaciones **hasta el día 14 de octubre a las 20:00h.** a la dirección de correo (grado.ingenieriaelectronica@urjc.es) para que puedan ser cargadas en el ordenador de la sala.

Horario por alumno:

ALUMNO	HORARIO
POLANCO CASILLA, LISANDEL	10:00 h.
LÓPEZ GARRIDO, IRENE	10:30 h.
GÁLVEZ LÓPEZ, JOSE MARÍA	11:00 h.
AGUILAR DÍAZ, MARTA	11:30 h.
JIMÉNEZ CAMACHO, LUCÍA	12:00h.
SÁENZ LÓPEZ, GUILLERMO	12:30h.