

CONVOCATORIA DE MARZO 2025

DEFENSA DE TFG DEL GRADO EN ELECTRÓNICA INDUSTRIAL Y AUTOMÁTICA

TRIBUNAL EVALUADOR

Presidente: Joaquín Vaquero López

Secretario: Alexander Cuadrado Conde

Vocal: José Luis Pulloquina Zapata

Suplente: María Cristina Rodríguez Sánchez

Fecha: 18 de marzo de 2025

Lugar: Seminario **170 Departamental II** (Campus Móstoles) de manera presencial.

Instrucciones defensa: Los alumnos dispondrán de un tiempo máximo de 15 minutos para la presentación del trabajo (en formato power point o similar), al que seguirá un turno de preguntas y debate.

Los alumnos deberán enviar sus presentaciones **hasta el día 17 de marzo a las 20:00h.** a la dirección de correo (grado.ingenieriaelectronica@urjc.es) para que puedan ser cargadas en el ordenador de la sala.

Horario por alumno:

ALUMNO	HORARIO
PUJANTE TALAVERA, GUILLERMO	10:00 h.