

CONVOCATORIA DE JULIO 2026**DEFENSA DE TFG DEL GRADO EN ELECTRÓNICA INDUSTRIAL Y AUTOMÁTICA****TRIBUNAL EVALUADOR**

Presidente: Yann Bouvier Rescalvo

Secretario: Pedro Contreras Lallana

Vocal: Pedro Rafael Fernández Barbosa

Suplente: Javier Toledo Serrano

Fecha: 22 de julio de 2026**Lugar:** Seminario **170 Departamental II** (Campus Móstoles) de manera presencial.

Instrucciones defensa: Los alumnos dispondrán de un tiempo máximo de 15 minutos para la presentación del trabajo (en formato power point o similar), al que seguirá un turno de preguntas y debate.

Los alumnos deberán enviar sus presentaciones ***hasta el día 21 de julio a las 20:00h.*** a las direcciones de correo: grado.ingenieriaelectronica@urjc.es y yann.bouvier@urjc.es para que puedan ser cargadas en el ordenador de la sala.

Horario por alumno:

ALUMNO	HORARIO
MORENO RAFAEL, ALVARO	9:30 h.
JIMÉNEZ TAPIA, ANTONIO DAVID	9:55: h.
BAO XU, DANIEL	10:20 h.
GARCIA RAMIREZ, DANIEL	10:45 h.
JIMENEZ TAPIA, EDGAR	11:10h.
GALINDO BORRÁS, DIEGO	11:35h.
RUSU, IOAN OCTAVIAN	12:10h.
DÍEZ GALÁN, DAVID	12:35h.
LOURIGHI EL MOUSAOUI, WASIM	13:05h.