

CONVOCATORIA DE JULIO 2025

DEFENSA DE TFG DEL GRADO EN ELECTRÓNICA INDUSTRIAL Y AUTOMÁTICA

TRIBUNAL EVALUADOR

Presidente: Alexander Cuadrado Conde

Secretario: Yann Bouvier Rescalvo

Vocal: José Luis Pulloquina Zapata

Suplente: Joaquín Vaquero López

Fecha: 21 de julio de 2025

Lugar: Salón de grados **Departamental II** (Campus Móstoles) de manera presencial.

Instrucciones defensa: Los alumnos dispondrán de un tiempo máximo de 15 minutos para la presentación del trabajo (en formato power point o similar), al que seguirá un turno de preguntas y debate.

Los alumnos deberán enviar sus presentaciones **hasta el día 20 de julio a las 20:00h.** a la dirección de correo (grado.ingenieriaelectronica@urjc.es) para que puedan ser cargadas en el ordenador de la sala.

Horario por alumno:

ALUMNO	HORARIO
BARRAGAN BERLANGA, NOELIA	10:00 h.
BOMBIN DE DOMINGO, SAMUEL	10:30 h.
BONILLA NOVILLO, VÍCTOR	11:00 h.
DEL PICO GARCIA, ESTHER	11:30 h.
TORIJA GARCÍA, RAÚL	12:00 h.
VÁZQUEZ SORIA, ALFONSO	12:30 h.