

CONVOCATORIA DE MARZO 2024

DEFENSA DE TFG DEL GRADO EN ELECTRÓNICA INDUSTRIAL Y AUTOMÁTICA

TRIBUNAL EVALUADOR

Presidente: Joaquín Vaquero López

Vocal: Alexander Cuadrado Conde

Secretario: Antonio J. del Ama Espinosa

Suplente: Susana Borromeo

Fecha: 20 de marzo de 2024

Lugar: Seminario **070 Departamental II** (Campus Móstoles) de manera presencial.

Instrucciones defensa: Los alumnos dispondrán de un tiempo máximo de 15 minutos para la presentación del trabajo (en formato power point o similar), al que seguirá un turno de preguntas y debate.

Los alumnos deberán enviar sus presentaciones **hasta el día 19 de marzo a las 20:00h.** a la dirección de correo (grado.ingenieriaelectronica@urjc.es) para que puedan ser cargadas en el ordenador de la sala.

Horario por alumno:

ALUMNO	HORARIO
BARRAGÁN FRÍAS, MARTA	10:00 h.
GÓMEZ BARÓN, LEO	10:30 h.
LÓPEZ DEL PESO, ALEJANDRO	11:00 h